



沼津工業高等専門学校 様

初心者必見！「PGI CUDA Fortran」の活用法

日本の最高峰「富士山」を眼前に臨む静岡県沼津市。沼津工業高等専門学校は、高専法成立による設立初年度の1962年に創設し、今年で50周年を迎える高等教育機関だ。教育理念は「人柄のよい優秀な技術者となって世の期待にこたえよ」。静岡県を中心に集まった若き人材に向け、職業に直接役立つ実践的な技術の学習と、理論を実際面で生かせる人物育成が行われている。

今回お話を伺ったのは、電子制御工学科で未来のエンジニア育成に励む出川智啓氏。自身も高専出身（国立奈良工業高等専門学校）で、その当時から流体の数値シミュレーションに取り組み始めていたとのこと。しかし、実際にGPUコンピューティングを始めたのは、電気通信大学の助教を務めていた2009年から。すぐにGPUの環境を準備し、翌年の2010年5月には学会に出席するほどの迅速な対応で意欲的にGPUコンピューティングのノウハウを吸収してきた。

現在、出川先生は並列化やGPUによる計算を利用した数値計算法の開発と実装を行う。ここで柱となるのは、「GPUによる科学技術計算の高速化」「数学的に適切な性質を持つ数値計算法の開発」「気液二相流の数値計算法の開発」の3つ。これらの計算方法と計算環境を工夫することで、少ない消費電力で高速に計算できる「環境親和性の高い計算法」の確立を目指している。将来的には、開発した高環境親和数値計算法を用いることで船体の摩擦抵抗低減の原因などを解明し、CO₂の排出削減やエネルギー効率の向上などに貢献することが期待される。

一方で、出川先生は初心者向けに「PGI CUDA FortranによるCPUコード移植」についての講演



出川先生が所有するパソコンには Tesla を 2 基搭載

を行うなど、GPUコンピューティングの普及にも精力的。「実際にやらないと理解できない」という考えから、初心者でも簡単にCPUコードをGPUコードに移植できるPGI CUDA Fortranの活用法を披露している。未来の有望なエンジニアを育てる立場として、人材育成も踏まえた「GPUコンピューティングの未来像」を聞いた。

GPU への移行が簡単な PGI CUDA Fortran は初心者にもアピールできる

—GPUコンピューティングを使い始めたきっかけは何だったのでしょうか。

出川氏：「GPUが画像処理以外にも使える」ということを初めて知ったのは大学院のころ。グラフィックカードを使った動画処理に熱心だった同期の学生に聞いたのが最初です。ただ、実際に始めたのは電気通信大学で助教をしていた28歳のとき。並列計算のことを調べていたら「GPUが有効らしい」と分かり、「そう言えば、昔同期が言っていたな」と思い出しました。そこで、学会誌に案内が掲載されていたプロメテック主催のフォーラムに参加して、GPUコンピューティングに取り組み始めたという流れになります。

—現在は、GPUコンピューティングを利用したプログラムの開発がメインのようですね？

出川氏：たしかに、GPUコンピューティングの結果を活用するような個人的な研究はしていません。現在は、GPUコンピューティングでは計算ににくい逐次処理の入った計算を並列化するアルゴリズムを開発しているところで、「何とかしてGPUを利用したい」という気持ちで頑張っている状態です。一昨年と去年で、連立一次方程式を並列に解く方法を探りだしてGPUに実装し、今年は本質的に並列化ができるようなアルゴリズムを開発していますが、自分としてもだいぶいい物ができたと感じています。

ただ、すごく派手な結果が出る流体の単純な並列計算とは違うので、イメージとしては「他の人がやってこなかった部分を担当している」といった感

じでしょうか。そのため、スピードについても何十倍という華々しい結果は得られませんし、およそ15倍程度しか速くなっていません。とはいえ、自分としては「よく頑張ったな」と思える数字ではありますし、スピードはあくまでも達成度の指標。「プログラムを組んで動いた」という部分に、自分は楽しさを感じます。

—PGI CUDA Fortran を使われていますが、通常のCUDAと比較した場合の利点とは？

出川氏：CPUコードをGPUに移行する際には変数の宣言が必要となりますが、「1スレッドでもいいので、とにかくGPUで動けばいい」という条件であれば、PGI CUDA Fortran はほぼ労力なしで移行できます。とりあえずコードを丸ごとコピーして、「これがGPUで動く関数ですよ」「この変数はGPUメモリに確保しますよ」等という一文を必要な箇所にコピー&ペーストで追加していただけます。例えば、CUDAではGPUメモリを確保する際にはmalloc関数の代わりにcudaMalloc関数等を使う必要がありますが、PGI CUDA Fortranであれば変数宣言時に「device」と追記しておくだけで、その変数は通常のallocate文でGPUメモリに確保されるようになります。エラー処理を行う場合にはCUDAの関数を使う必要がありますが、そういうことは気にせずに「絶対にこれで動く」という確証や自信があれば、CPU用にFortranプログラムを書く感覚でGPU用プログラムを書けるわけです。CPUコードの段階で十分にデバッグされていれば、なおさら安心です。とても簡単なので、初

CUDA Fortran サンプル

```

add.f90
module kernel
implicit none
contains
subroutine add_CPU(a,b,c,n)
implicit none
integer, value :: n
real :: a(n),b(n),c(n)
integer :: i
do i=1,n
c(i) = a(i)+b(i)
end do
end subroutine add_CPU
end module kernel

program add
use kernel
implicit none
integer, parameter :: n = 512
real, allocatable :: a(:), b(:), c(:)
allocate(a(n))
allocate(b(n))
allocate(c(n))
call add_CPU(a, b, c, n)
deallocate(a)
deallocate(b)
deallocate(c)
end program add
                    
```

```

add.cuf
module kernel
implicit none
contains
subroutine add_GPU(a,b,c,n)
implicit none
integer, value :: n
real :: a(n),b(n),c(n)
integer :: i
c = (a+b);
end subroutine add_GPU
end module kernel

program add
use kernel
implicit none
integer, parameter :: n = 512
real, allocatable :: a(:), b(:), c(:)
allocate(a(n))
allocate(b(n))
allocate(c(n))
call add_GPU(a, b, c, n)
deallocate(a)
deallocate(b)
deallocate(c)
end program add
                    
```

メモリ属性を指定するため、コンパイラが容易に判断

BlockやThreadのIDと配列添字を変化

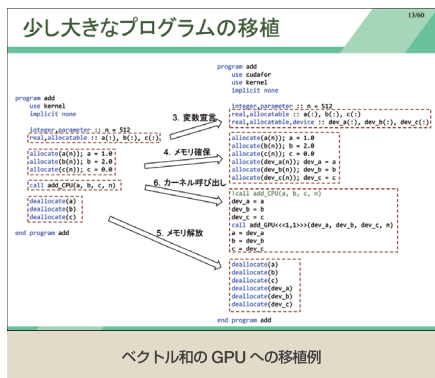
CUDA (より) 簡潔な記述が可能 (※エラー処理を考えなければ)

PGI CUDA Fortran 移植のサンプルイメージ



初心者にはこの方法がすごくアピールできると思いますし、強みにもなると感じています。

そうやってGPUで起動できれば、次はもう少し踏込んでチューニングに進むわけです。効果的なスピードアップを望むのであれば、“ホットスポット”と呼ばれる、もっとも計算が重く、もっとも効果の出る部分をチューニングすることが重要になってきます。但しホットスポットは一番大変な部分となるため、そこをチューニングするのであれば、一週間ぐらいかける覚悟で取り組みます。さらに、エラーが出れば、いつまでも動かない状態で作業をやり続けることになるかもしれません。そういった点を踏まえ、まずはホットスポット以外の簡単な部分からチューニングに取り組み始め、慣れてきたらホットスポットにも取り組むというやり方が一番の近道かもしれません。私自身がプログラムを学生に教える立場になったこともあり、最初はとにかく動かすことが重要だと感じています。少しずつ進んでレベルを上げていく方が、初心者には分かりやすいと思いますね。



我々の立場としては、しっかり活躍できる技術者を作らなければならない

—ここ数年でGPUコンピューティングの注目度は一気に高まりました。今後はどうなると予想しますか？

出川氏：GPUを使うこと自体が当たり前になり、GPUの存在が徐々に表に出て来なくなってくるのではないかと考えています。つまりそれは、GPUがあくまで計算資源のひとつになるということ。GPUを使うということが目的ではなく、それを上手く使って「何をやるのか？」ということが求められてくると考えます。もしかしたら、今後はGPUも計算ユニットになり、いわゆる“GPU(Graphics Processing Unit)”ではなくなるかもしれません。また、GPUによる高速処理が当たり前になれば、選択肢として「GPUで計算して、こういう結果が出ました」と簡単に言及するだけで済むような状況になるかもしれません。

仮にそうなった場合、我々の立場としては、企業などに向けてどういう学生をこの学校で育てて行けばいいのかということが気になりますし、しっかり考えなければならないポイントとなるでしょう。最新技術を追い続けるのもひとつの方法ですが、企業の場合だとそうはいかない状況も出てきます。そのような状況では、自分たちがしっかりと使える技術を持つことが大事。そのためにも、そういう場ですっかり活躍できる技術者を、いずれは育てていかなければならないと日々考えているわけです。

—そのような考えも踏まえ、業界やG-DEPなどに今後期待することはありますか。

出川氏：GPUコンピューティングで何かわからないことがあったら、手軽に情報を探しにいけるホームページ、あるいは情報交換や疑問点の相談ができる勉強会のようなものがあると助かります。わからないときにこそ、解決の手助けとなる人物や情報は非常に重要だと感じますから。もちろんそれは記事などでも構いませんが、文字情報だけでは必要な情報を上手く読み取れないことも多い。それだけに、できれば人と交流できる場が欲しいところです。

もうひとつは、企業との方と交流できるコミュニティのようなものもあればと思います。企業の方は本当に精力的に活動されていますから、お互いにアドバイスしあえばより活発になっていくでしょう。研究者だけでなく業界全体でGPUコンピューティングの地位を高めていければと思いますね。

Profile



出川 智啓 氏
沼津工業高等専門学校 電子制御工学科
講師 博士 (情報科学)

MAS-XE5-Silent

MAS-XE5-Silentは、GPU専業メーカーG-DEPがGPUのヘビーユーザーであるアプリケーション/ISV様と共同開発したフラッグシップモデルです。Intel SandyBridge Xeon 最大2基まで、NVIDIA Teslaは最大4基まで搭載可能なこのモニターマシンは、CPU冷却を水冷化し、遮音とエアフローのバランスを考えた静音アルミシャーシを採用することで、パフォーマンスだけでなく抜群の安定性と静粛性を実現しました。開発者の隣で使える、まさに究極のデスクサイドGPUワークステーションと呼べる1台です。

主な特徴

- 水冷冷却ユニット(CPU)と静音アルミシャーシで抜群の静粛性。居室(デスクサイド)での使用を可能にする低ノイズを実現。
 - NVIDIA Teslaを最大4基まで装着可能。国内唯一4基のマルチGPU環境を実現できる水冷モデル ※
 - 16コア/24スレッドを実現するXeon SandyBridge-EP (Romleyチップセット) を搭載。CPUでもGPUでも納得のパフォーマンスを実現最大搭載メモリ512GB、最大HDD/SSD搭載台数6基、infinibandオプションなど抜群の拡張性オンサイトサポート(出張修理)オプションも選べるG-DEPの安心サポート体制
- ※ 2012年4月現在



詳しい製品情報やカタログはこちら
<http://www.gdep.jp/>

NVIDIA認定 Tesla販売パートナー NVIDIA Tesla Preferred Partner 日本GPUコンピューティングパートナーシップ

<http://www.gdep.jp>

東京/〒113-0033 東京都文京区本郷7-3-1 東京大学アントレプレナープラザ3階
仙台/〒981-3133 仙台市泉区泉中央3-26-1 泉セレクトビル4階 TEL 022-375-4050 sales@gdep.jp

- NVIDIA、NVIDIA/TESLAは、NVIDIA Corporationの登録商標です
- ELSA (エルサ) は、テクノロジージョイント株式会社の登録商標です
- G-DEP (ジーデップ) は日本GPUコンピューティングパートナーシップの登録商標です
- その他の商品名は各社の商標または登録商標です
- 仕様などは改良のため予告なしに変更されます
- 本カタログの掲載内容は2012年4月現在の情報です



2012.09